



I Jornadas Iberoamericanas de Diseño Digital A Alto Nivel

**Cartagena de Indias
Septiembre 25-29 de 2000**

**Sub-Programa IX
Microelectrónica
Red IX-D Diseño Digital de Alto Nivel**



Objetivos

El objetivo fundamental de las Jornadas fue el de transferir a los participantes no sólo conocimientos, sino también, y principalmente información, documentación y experiencia acumulada por otros grupos de la Región, con quienes compartieron una semana de trabajo. El Grupo de participantes estuvo conformado por Profesores Universitarios e Ingenieros de Empresas y Organismos interesados en el tema de Diseño de Sistema Electrónicos al nivel de posgrado.

Las Jornadas presentaron de la manera más completa las más modernas técnicas de Diseño de sistemas Electrónicos Digitales, cubriendo desde los aspectos básicos del Diseño a Alto Nivel hasta llegar a la presentación de dos metodologías de implementación de sistemas digitales con experimentación sobre herramientas en laboratorio. Se entregará una amplia documentación y se tendrá un seminario final en el que participarán grupos iberoamericanos con gran experiencia y que estará abierto a la presentación de trabajos por los alumnos participantes.

Programa

El programa de las Jornadas fue el siguiente

LUNES 25

09:00	Registro
09:30	Instalación a cargo de: D. Antonio García Rozo, Coordinador las Jornadas Iberoamericanas de Diseño Digital de Alto Nivel D. Miguel Spottorno Robles, Director Centro Iberoamericano de Formación Cartagena de Indias
10:00	Pausa – Café
10:05	Metodología general de diseño de sistemas Profesor: Antonio García Rozo
12:05	Almuerzo
14:00	Arquitectura de Sistemas Profesor: Antonio García Rozo
16:00	Pausa – Café
16:05	Especificación y co-diseño Profesor: Eugenio Villar

MARTES 26

08:30	SystemC Profesor: Eugenio Villar
10:30	Pausa – Café
10:35	Introducción a VHDL Profesor: Eugenio Villar
12:35	Almuerzo
14:00	Síntesis con VHDL Profesor: Eugenio Villar
16:00	Pausa – Café

16:05	Laboratorio Profesor: Eugenio Villar
MIERCOLES 27	
08:30	Síntesis Comportamental Profesor: Marius Strum
10:30	Pausa – Café
10:35	Síntesis Comportamental Profesor: Marius Strum
12:35	Almuerzo
14:00	Ejercicio Profesor: Marius Strum
16:00	Pausa – Café
16:05	Tutorial Profesor: Marius Strum
JUEVES 28	
08:30	Síntesis Física/FPGA Profesor: Jordi Carrabina
10:30	Pausa – Café
10:35	Síntesis Física/FPGA Profesor: Jordi Carrabina
12:35	Almuerzo
14:00	Laboratorio sobre PC Profesor: Jordi Carrabina
16:00	Pausa – Café
16:05	Laboratorio sobre PC Profesor: Jordi Carrabina
VIERNES 29	
08:30	Síntesis Física/SC Profesor: Ricardo Reis
10:30	Pausa – Café
10:35	Síntesis Física/SC Profesor: Ricardo Reis
13:00	Economía de ASIC Profesor: Jordi Aguiló
14:00	Clausura a cargo de: D. Antonio García Roza, Coordinador las Jornadas Iberoamericanas de Diseño Digital de Alto Nivel D. Miguel Spottorno Robles, Director del Centro Iberoamericano de Formación Cartagena de Indias

Como material básico, se entregaron tres libros, todos ellos escritos por profesores que participaron en las Jornadas. Dos de la serie Diseño Digital publicados por la Red : Elementos para un Diseño a Alto Nivel y Síntesis Física de Circuitos Digitales, siendo este último presentado por primera vez en esta ocasión. El tercer libro es el Lenguaje de Descripción de Hardware VHDL escrito por el profesor Villar entre otros y publicado por McGraw Hill

Profesores

Como profesores del Curso participaron:

Prof. Marius Strum de la Universidad de Sao Paulo, Brasil

Prof. Ricardo Reis de la Universidad Federal de Río Grande del Sur, Brasil
Prof. Eugenio Villar de la Universidad de Cantabria, España
Prof. Jordi Carrabina de la Universidad Autónoma de Barcelona, España
Prof. Jordi Aguilo de la Universidad Autónoma de Barcelona, España
Prof. Antonio García Roza de la Universidad de los Andes, Colombia

Adicionalmente se contó la valiosa colaboración del Ing Fredy Segura como asistente de las practicas.

Participantes

La Siguiete es la lista de participantes por países:

Bolivia:

Manuel Vasquez Vasquez, Universidad Mayor de San Andres, La Paz
Edilberto Salgado Ari, Universidad de Oruro, Oruro

Colombia:

Eugenio Duque, Universidad de Antioquia, Medellín
Juan Felipe Osorio, Universidad de Antioquia, Medellín
Humberto Campanella, Universidad del Norte, Barranquilla
Ivan Jaramillo, Universidad Nacional, Bogotá
Juan Carlos Bohorquez, Universidad de los Andes
Carlos Ivan Camargo, Universidad Distrital
Gustavo Caamaño, Universidad Distrital
Luis Eduardo Rodriguez, Escuela Colombiana de Ingeniería, Bogotá
Diego Martinez, Corporación Universitaria Autónoma de Occidente, Cali

Costa Rica:

Edgar Mora Sanchez, Intel, Costa Rica
Fernando Chapman, Intel, Costa Rica

Cuba:

Enrique Valdes Zaldivar, Instituto Politécnico Superior J.A.E, Centro de Inv. en Microelectrónica, La Habana
Margarita Rosa Michelna, Instituto Politécnico Superior J.A.E, Facultad de Ingeniería, La Habana
Nancy Blanco, Instituto Politécnico Superior J.A.E, Departamento de Sistemas, La Habana
Dilaila Criado Cruz, Instituto Politécnico Superior J.A.E, La Habana
Alejandro Cabrera, Instituto Politécnico Superior J.A.E, La Habana

El Salvador:

Jose Rafael Granados, Universidad politécnica de El Salvador, San Salvador

España:

David Gaso Brum, Delegación UE para Colombia y Ecuador

Nicaragua:

Shara Iskakova, UNAN Managua

Perú:

Arturo Miguel de Priego, Pontificia Universidad Católica de Perú, Lima

Pedro Rodriguez, Universidad Nacional San Agustín, Arequipa

Willy Carrera, Pontificia Universidad Católica de Perú, Lima

Uruguay:

Pablo Mazara Universidad de la República, Facultad de Ingeniería, Montevideo

Gustavo Bellora Universidad ORT, Montevideo

Manuel Burgos, Universidad Católica del Uruguay, Montevideo

Venezuela:

Kilkenis Fuenmayor, Universidad del Zulia, Maracaibo



Gráfica 1